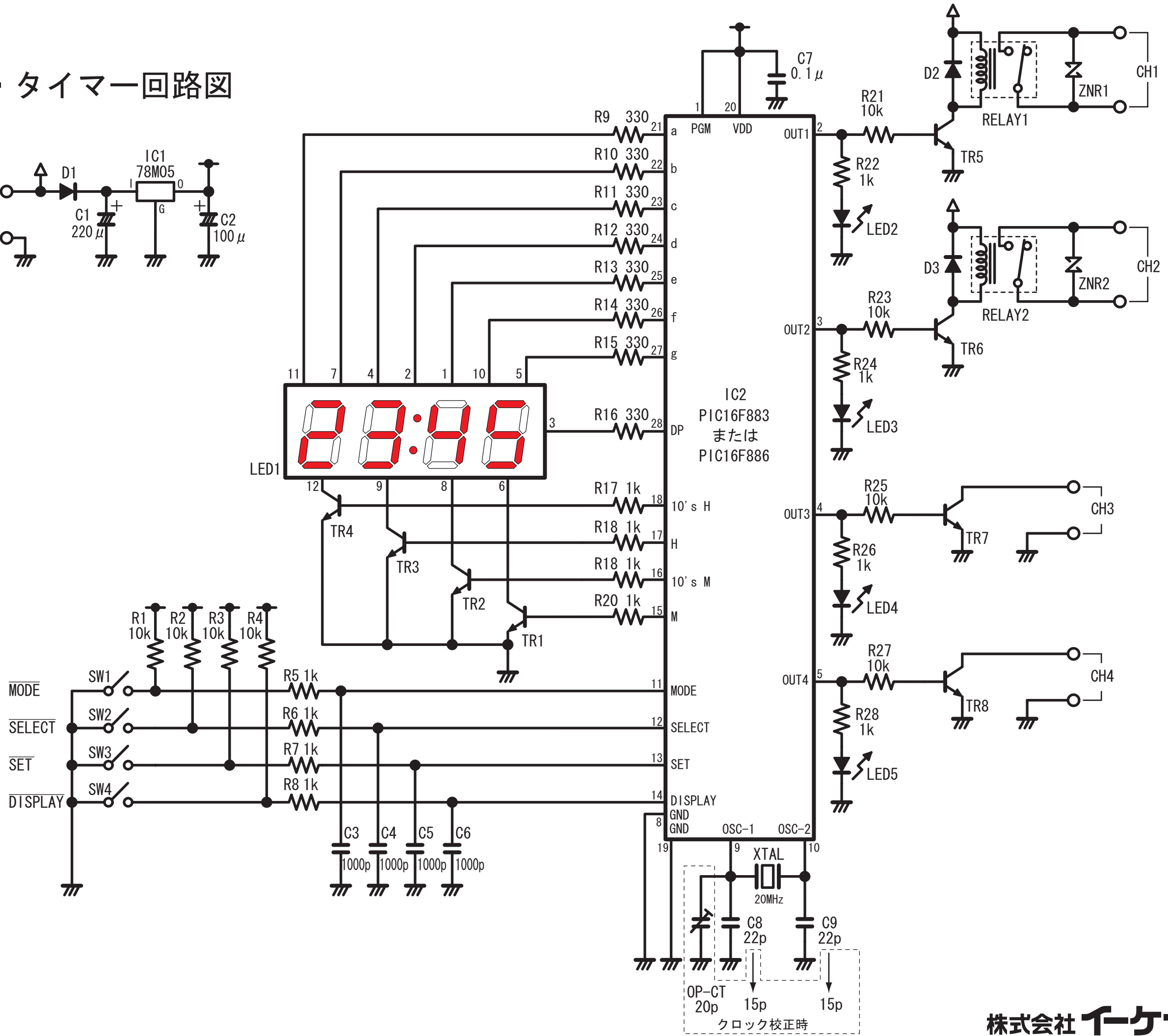
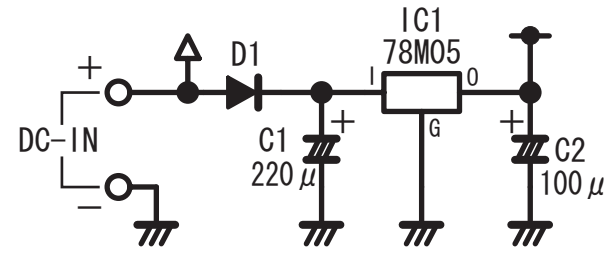


4chクロック・タイマー回路図



OP-CT 20p 15p 15p
クロック校正時